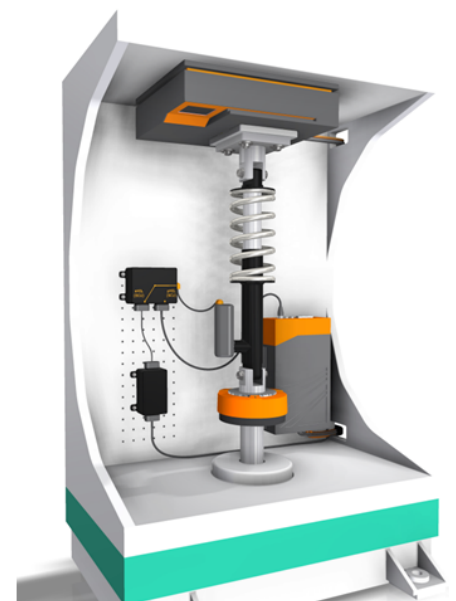
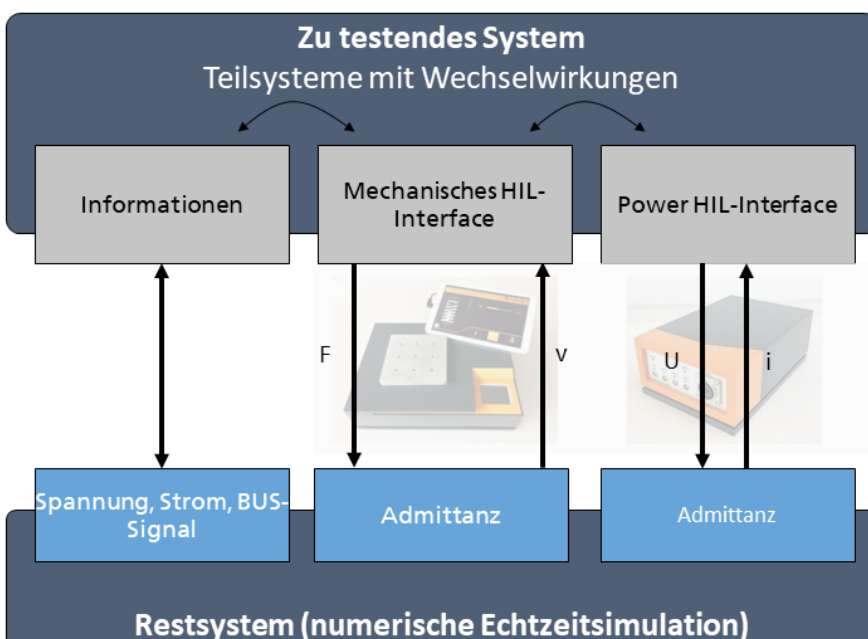


Hardware-in-the-loop basierte Prüfung und Entwicklung

- Ermöglicht die Berücksichtigung komplexer mechanischer und (leistungs-)elektrischer und Randbedingungen
- Schnellere Produkt- und Systementwicklung
- Realistischere Tests und Prüfungen



Links: Hardware-in-the-loop-Methoden zur Kopplung von Teilsystemen mit einem numerisch simulierten Restsystem. Rechts: Verwendung zur Prüfung und Entwicklung von Stoßdämpfern.